

Ingénieur-e Systèmes Embarqués (H/F/X) Secteur Industriel

DESCRIPTION DE LA MISSION

Notre client spécialisé dans la fabrication de matériel à très haute valeur ajoutée, localisé près de **Wavre**, recherche un/une **Ingénieur-e Systèmes Embarqués** afin de renforcer son équipe actuelle pour répondre à une augmentation d'activité.

Vous jouerez un rôle clé dans :

- Analyser et définir l'architecture des systèmes basés sur la technologie FPGA en fonction des exigences globales
- Concevoir, simuler, intégrer et valider le code RTL en utilisant les langages de référence (VHDL, Verilog ou SystemVerilog)
- Développer des solutions innovantes appliquées au traitement de signaux, à l'imagerie, aux capteurs ou au routage haut débit
- Rédiger et éprouver le code des pilotes logiciels en C et Python afin de garantir une interaction matériel-logiciel optimale
- Mettre en œuvre le flux complet de conception FPGA, incluant la synthèse, le placement-routage et le contrôle de version
- Élaborer la documentation technique, les bancs d'essai ainsi que les procédures de validation
- Manipuler avec aisance les équipements de laboratoire physiques
- Exploiter un environnement technique moderne et complet incluant Questasim, Linux embarqué, FreeRTOS, Gitlab et Docker
- Collaborer étroitement au sein d'une équipe agile multidisciplinaire
- S'investir dans des cycles de développement courts permettant de déployer concrètement le code sur des systèmes de pointe
- Démontrer une excellente communication orale et écrite en anglais pour fluidifier les échanges inter-équipes
- Faire preuve d'une véritable passion pour la conception numérique couplée à une forte volonté d'apprentissage continu

PROFIL RECHERCHÉ

- **OBLIGATOIRE** : Être ressortissant d'un pays membre de l'OTAN ou de l'Union Européenne afin d'être éligible à l'habilitation de sécurité
- **Diplôme** : PhD ou Master à orientation mécatronique, électronique ou équivalent
- **Expérience** : 10 années minimum dans la conception de circuit d'alimentation / régulation
- **Hard Skills** : Maîtrise des langages de description matérielle RTL : VHDL – Verilog – SystemVerilog, C – Python – TCL – Makefile, Architecture et conception FPGA, CLI – FreeRTOS, CI/CD – Questasim, Conception de circuits imprimés PCB, Interfaces Connectivité
- **Softs Skills** souhaités :
 - Bon relationnel, esprit d'équipe
 - Structuré-e et organisé-e
 - Orienté solution et créatif-ve

INFORMATIONS PRATIQUES

- **Langues et niveau minimum** : Bilingue Français - Anglais
- **Lieu** : Wavre
- **Type de contrat** : CDI
- **Fourchette salariale selon expérience** : à partir de 5500€ brut hors avantages
- **Avantages** : Chèques repas, assurances, pack mobilité, ...
- **Télétravail** : A définir
- **Process recrutement client** : 1 entretien Teams - téléphonique + 1 entretien présentiel
- **Contexte** : Consolidation d'une équipe en place

Vous avez un intérêt pour le poste ?

Si vous souhaitez approfondir cette offre, vous pouvez contacter **Quentin** en mentionnant la référence **202609-08** via :

Mail : quentin.duval@aeronautica.be

Téléphone : 0455 11 28 38